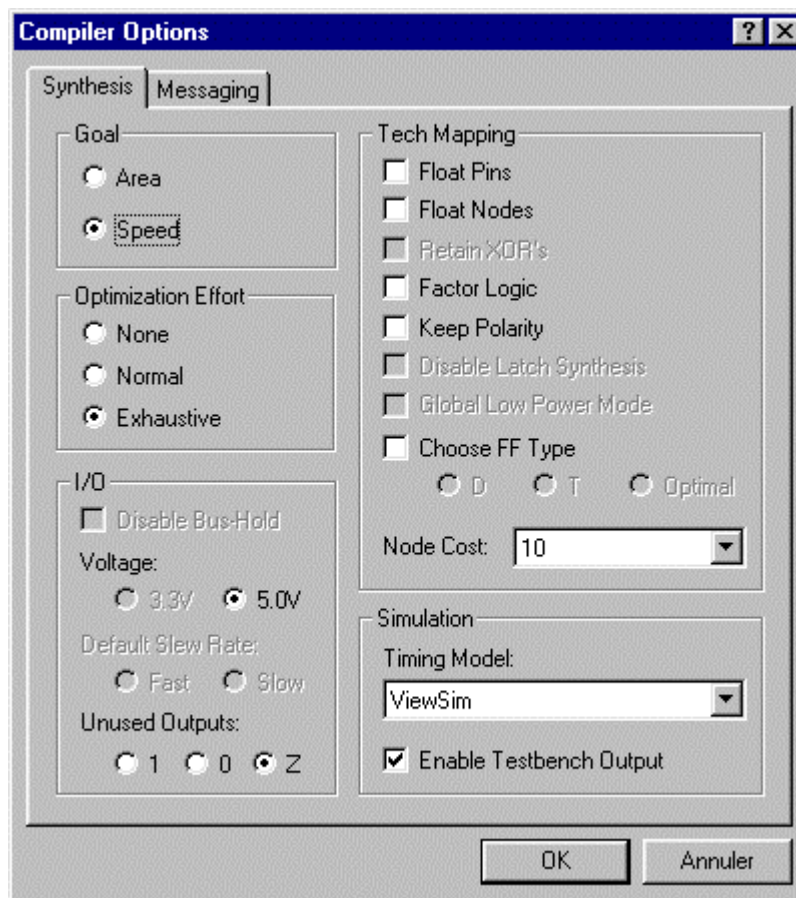


CREATION D'UN SYMBOLE UTILISABLE DANS UN SCHEMA

/1/ Préparation du travail :

Compiler dans Galaxy avec la génération d'un post modèle de simulation pour Viewsim.

Ceci créera un sous répertoire \vhd\ dans le projet courant, le résultat de la compilation est un fichier <nom>.vhd et <nom>.vli destiné à Viewsim.



/2/ Création du symbole par l'utilitaire vhdl2sym

/2-a/ Préparation du travail.

La création du symbole est simplifiée par l'ajout d'une commande dans le menu Tools de Viewdraw.

On utilise pour générer le symbole les fichiers créés par Galaxy dans le répertoire \vhd\

Pour cela il faut suivre la marche à suivre ci-dessous :

Faire Customize depuis le menu tools avec comme paramètre :	
Menu	-> cocher la case user menu
Menu Text	-> Création symbole viewdraw
Command	-> x:\WVOFFICE\Vhdl2sym.exe
(x lettre du lecteur d'installation de wvoffice)	
Arguments	-> \$BLOCKNAME -i -v -c
Initial directory	-> .\vhd

Pour récupérer le symbole obtenu il faut modifier l'ordre de recherche :

Il faut créer la bibliothèque \vhd\ dans l'ordre de recherche soit :

Path	-> h:\projet\vhd
Alias	-> vhd
Type	-> Writable

Le symbole est disponible dans le répertoire .\vhd

/2-2/ Création du symbole :

Pour créer le symbole correspondant au fichier CPT8Z.VHD :

- | |
|--|
| (a) Ouvrir la saisie de schéma viewdraw |
| (b) Donner un nom de schéma correspondant au nom du symbole à créer soit CPT8Z |
| (c) Exécuter la commande [Création symbole viewdraw] du menu Tools |

A ce stade le symbole est créé dans le répertoire \vhd\

Ce symbole n'est pas encore utilisable tel quelle car il fait référence à des attributs Vantage inutile ici.

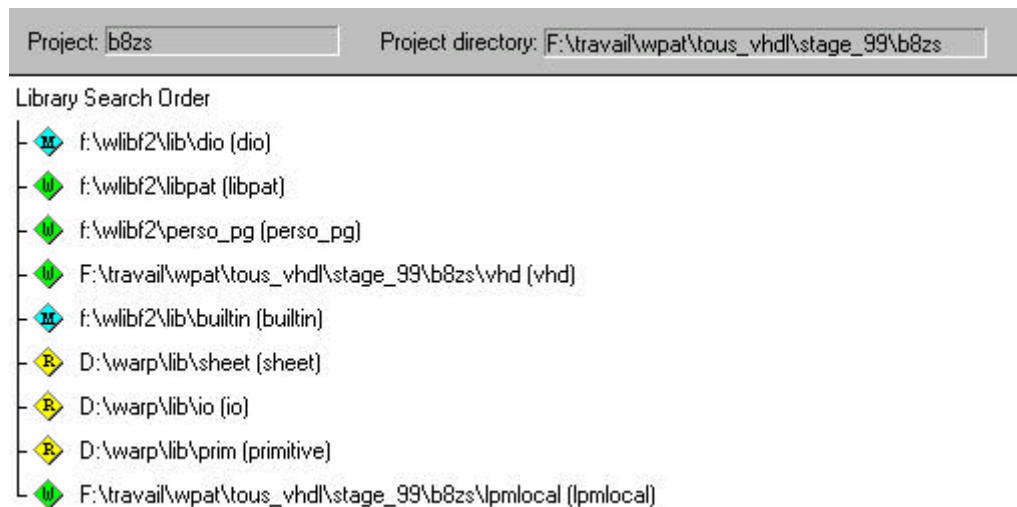
```
SYMBOLE TYPE = COMPOSITE
RESET
NRZ_IN      HUIT_ZEROS
CLK
PINORDER= CLK NRZ_IN RESET HUIT_ZEROS
VHDLFILE=CPT8Z.VHD
VHDL=CPT8Z
LEVEL=VHDL
ACCEL=VANTAGE
VHDL_IMPORT_PRIMITIVE$C22V10P=PACKAGE
VHDL_IMPORT_PRIMITIVE=LIBRARY
```

/3/ Modification des paramètres du symbole

Nous modifions les attributs du symbole selon le dessin ci-dessous, il faut aussi déclarer le symbole en module. Ensuite on le sauvegarde.

```
SYMBOLE TYPE = MODULE
RESET
NRZ_IN      HUIT_ZEROS
CLK
PINORDER= CLK NRZ_IN RESET HUIT_ZEROS
VHDLFILE=CPT8Z.VHD
VHDL=CPT8Z
LEVEL=STD
VHDL_IMPORT_PRIMITIVE$C22V10P=PACKAGE
VHDL_IMPORT_PRIMITIVE=LIBRARY
SIMMODEL=VHDL
```

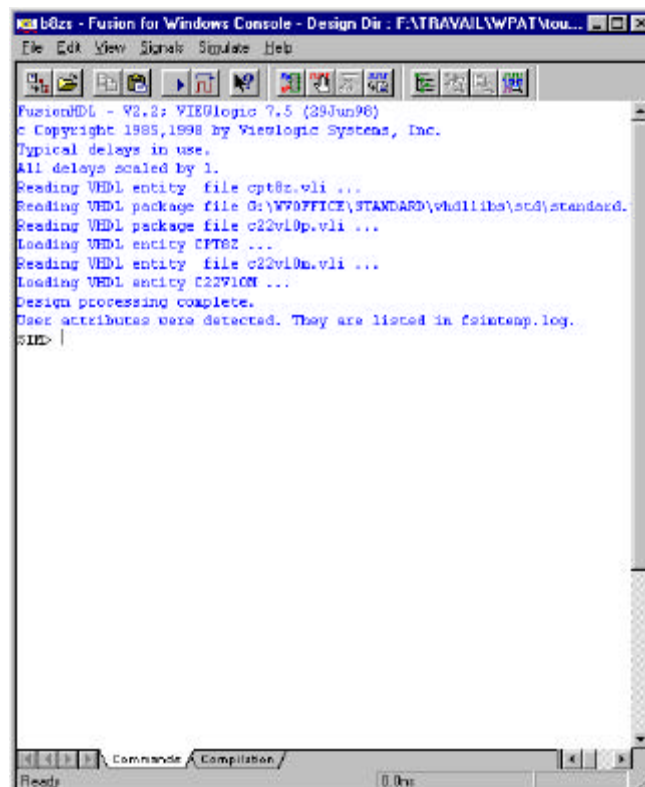
/4/ Organisation des bibliothèques



/5/ Simulation sous viewlogic :

Le symbole est maintenant utilisable dans la saisie de schéma sous viewdraw.

Après lancement de viewsim on observe l'écran ci-dessous (V7.5), il faut noter la présence des fichiers *.vli contenant les informations pour le simulateur.



Voici un exemple de fichier de commande et le résultat d'une simulation sous viewtrace (V7.5) :

```
wave essai horl min rst sor $1I1\count_0 $1I1\count_1 $1I1\count_2
l horl min rst
sim
h rst
sim
sim
l rst
sim
clock horl 0 1
cycle 10
```

Noter l'accès aux variables internes au composant vhdl par le nom complet comprenant le numéro d'instantiation du composant de viewdraw suivi de la variable interne exemple :

\$1I1\count_0

Résultat sous viewtrace :

